



國立中山大學
工程技術研究推展中心 (ETRPC)
(Engineering Technology Research & Promotion Center)

2008 年 Q3 工作報告 (Jul. ~ Sep., 2008)

一、 完成之工作項目

(一) 產學計畫與跨領域計畫申請

1. 完成學界科專(在地加值型)申請,「積體電路可靠度設計與測試關鍵技術研發」(主持人:王朝欽 主任),細部計畫書審查通過(09/18/2008),並通過指導委員會審查(09/30/2008),核定金額為每年 800 萬 NTD,共計三年。(計畫主持人:王朝欽 主任,中山大學參與之教授:洪子聖、李淑敏,校外合作教授:柯明道、王行健、吳建銘)
2. 完成一品半導體公司(Analog Express)之產學案申請「Low-Noise LDO 電路設計」(Low-Noise LDO Circuit Design),目前已開始執行,(主持人:王朝欽 主任)
3. 完成申請國科會國家型計畫節能應用 IC 專案計畫:「節能通訊 IC 晶片開發與智慧型電能管理系統整合研究與系統研製」,申請案號:97WFA08000156(09/21/2008),主持人:李淑敏 教授(資工系),參與教授:陳朝順、郭可驥、王朝欽

(二) 產學計畫完成

1. 完成科發計畫申請,「適用於前瞻控制網路技術之傳接器系統晶片研製」(主持人:王朝欽 主任),已通期末計畫報告與審查(09/25/2008)。(計畫編號:XB97476P)
2. 完成科發計畫申請,「次世代控制網路通訊協定控制器開發」(主持人:李志鵬 教授),已通期末計畫報告與審查(09/25/2008)。(計畫編號:XB97477P)

(三) 產學活動

1. 協助申請成立台灣電機電子學會(Taiwan Institute of Electrical and Electronic Engineering, TIEEE),並於

08/13/2008 獲內政部立案，立案字號：台內社字第 0970141270 號。

2. 協助辦理固態電子 (Solid-State Circuits) 電路設計 DVD Replay 會議 (07/14/2008, 08/11/2008)



DVD Replay 會議後合影

(四) 專題演講

- David Pan 教授
- 時間：09/11/2008, 10:00~12:00
- 題目：Synergistic Modeling and Optimization for Nanometer IC Design/Manufacturing Integration



D. Pan 教授 演講後合影

二、 未來之工作項目

- (一) 協助申請在地型學界科專計畫「Development of FPW-arrayed IgE/AFP/Anti-CCP Biomedical Detecting System」，計畫主持人：陳英忠 主任，黃義佑 教授
- (二) 協助申請國科會「智慧化輕型移動載具」專案計畫，研究計畫以跨領域整合型計畫為限，尤其鼓勵與設計或人文領域合作，並亦能納入法人研究機構與產業界之參與，針對市場需求與設計概念進行協調整合。